

Автономная некоммерческая организация среднего профессионального образования
«Колледж Волжского университета имени В.Н. Татищева»

УТВЕРЖДАЮ

Генеральный директор

НО СПО «Колледж ВУиТ»



И.А. Поленова

29 августа 2018 г.



Рабочая программа профессионального модуля ПМ.1
«ЦИФРОВАЯ СХЕМОТЕХНИКА»
«ПРОЕКТИРОВАНИЕ ЦИФРОВЫХ УСТРОЙСТВ»

по специальности

09.02.01 Компьютерные системы и комплексы

квалификация выпускника – техник по компьютерным системам

Тольятти

СОДЕРЖАНИЕ

1	ПАСПОРТ РАБОЧЕЙ ПРОГРАММЫ ПРОФЕССИОНАЛЬНОГО МОДУЛЯ	3
2	РЕЗУЛЬТАТЫ ОСВОЕНИЯ ПРОФЕССИОНАЛЬНОГО МОДУЛЯ	4
3	СТРУКТУРА И СОДЕРЖАНИЕ ПРОФЕССИОНАЛЬНОГО МОДУЛЯ	5
4	УСЛОВИЯ РЕАЛИЗАЦИИ ПРОФЕССИОНАЛЬНОГО МОДУЛЯ	16
5	КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ ПРОФЕССИОНАЛЬНОГО МОДУЛЯ (ВИДА ПРОФЕССИОНАЛЬНОЙ ДЕЯТЕЛЬНОСТИ)	18

1. ПАСПОРТ ПРОГРАММЫ ПРОФЕССИОНАЛЬНОГО МОДУЛЯ

1.1. Область применения рабочей программы

Рабочая программа профессионального модуля (далее программа) – является частью основной профессиональной образовательной программы в соответствии с ФГОС по специальности СПО 09.02.01 Компьютерные системы и комплексы в части освоения основного вида профессиональной деятельности (ВПД): «Проектирование цифровых устройств» и соответствующих профессиональных компетенций (ПК).

1.2 Место учебной дисциплины в структуре основной профессиональной образовательной программы: профессиональный модуль ПМ.01

1.3. Цели и задачи профессионального модуля – требования к результатам освоения профессионального модуля.

В результате изучения профессионального модуля обучающийся должен:

иметь практический опыт:

- применения интегральных схем разной степени интеграции при разработке цифровых устройств и проверки их на работоспособность;
- проектирования цифровых устройств на основе пакетов прикладных программ;
- оценки качества и надежности цифровых устройств;
- применения нормативно-технической документации;

уметь:

- выполнять анализ и синтез комбинационных схем;
- проводить исследования работы цифровых устройств и проверку их на работоспособность;
- разрабатывать схемы цифровых устройств на основе интегральных схем разной степени интеграции;
- выполнять требования технического задания на проектирование цифровых устройств;
- проектировать топологию печатных плат, конструктивно-технологические модули первого уровня с применением пакетов прикладных программ;
- разрабатывать комплект конструкторской документации с использованием системы автоматизированного проектирования (САПР);
- определять показатели надежности и давать оценку качества средств вычислительной техники (СВТ);
- выполнять требования нормативно-технической документации;

знать:

- арифметические и логические основы цифровой техники;
- правила оформления схем цифровых устройств;
- принципы построения цифровых устройств;
- основы микропроцессорной техники;
- основные задачи и этапы проектирования цифровых устройств;
- конструкторскую документацию, используемую при проектировании;
- условия эксплуатации цифровых устройств, обеспечение их помехоустойчивости и тепловых режимов, защиты от механических воздействий и агрессивной среды;
- особенности применения систем автоматизированного проектирования, пакеты прикладных программ;
- методы оценки качества и надежности цифровых устройств;
- основы технологических процессов производства СВТ;
- нормативно-техническую документацию: инструкции, регламенты, процедуры, технические условия и нормативы.

2. РЕЗУЛЬТАТЫ ОСВОЕНИЯ ПРОФЕССИОНАЛЬНОГО МОДУЛЯ

Результатом освоения профессионального модуля является овладение обучающимися видом профессиональной деятельности Выполнение работ по профессии «Системный администратор», в том числе профессиональными (ПК) и общими (ОК) компетенциями:

ОК 1.	Понимать сущность и социальную значимость своей будущей профессии, проявлять к ней устойчивый интерес.
ОК 2.	Организовывать собственную деятельность, выбирать типовые методы и способы выполнения профессиональных задач, оценивать их эффективность и качество.
ОК 3.	Принимать решения в стандартных и нестандартных ситуациях и нести за них ответственность.
ОК 4.	Осуществлять поиск и использование информации, необходимой для эффективного выполнения профессиональных задач, профессионального и личностного развития.
ОК 5.	Использовать информационно-коммуникационные технологии в профессиональной деятельности
ОК 6.	Работать в коллективе и команде, эффективно общаться с коллегами, руководством, потребителями.
ОК 7.	Брать на себя ответственность за работу членов команды (подчиненных), результат выполнения заданий.
ОК 8.	Самостоятельно определять задачи профессионального и личностного развития, заниматься самообразованием, осознанно планировать повышение квалификации.
ОК 9.	Ориентироваться в условиях частой смены технологий в профессиональной деятельности.
ПК 1.1.	Выполнять требования технического задания на проектирование цифровых устройств.
ПК 1.2.	Разрабатывать схемы цифровых устройств на основе интегральных схем разной степени интеграции.
ПК 1.3.	Использовать средства и методы автоматизированного проектирования при разработке цифровых устройств.
ПК 1.4.	Проводить измерения параметров проектируемых устройств и определять показатели надежности.
ПК 1.5.	Выполнять требования нормативно-технической документации.

3. СТРУКТУРА И СОДЕРЖАНИЕ ПРОФЕССИОНАЛЬНОГО МОДУЛЯ

3.1. Объем профессионального модуля и виды учебной работы

Вид учебной работы	Объем часов
Максимальная учебная нагрузка (всего)	591
Обязательная аудиторная учебная нагрузка (всего)	423
в том числе:	
практические и лабораторные занятия	87
Самостоятельная работа обучающегося (всего)	168
Учебная практика	180
<i>Итоговая аттестация в виде экзамена</i>	

3.2. Тематический план и содержание обучения по профессиональному модулю (ПМ)

Коды профессиональных компетенций	Наименования разделов профессионального модуля	Всего часов (макс. учебная нагрузка и практики)	Объем времени, отведенный на освоение междисциплинарного курса (курсов)					Практика	
			Обязательная аудиторная учебная нагрузка обучающегося			Самостоятельная работа обучающегося		Учебная, часов	Производственная (по профилю специальности), часов (если предусмотрена рассредоточенная практика)
			Всего часов	в т.ч. лабораторные работы и практические занятия, часов	в т.ч. курсовая работа (проект), часов	Всего часов	в т.ч. курсовая работа (проект), часов		
1	2	3	4	5	6	7	8	9	10
ОК 1-9, ПК 1.1 - ПК 1.5	МДК. 01.01. Цифровая схемотехника	153	90	36	-	63	-	-	-
ОК 1-9, ПК 1.1 - ПК 1.5	МДК. 01.02. Проектирование цифровых устройств	258	153	51	-	105	-	-	-
	Учебная практика	180						180	-
	Всего:	591	243	87	-	168	-	180	

3.3. Содержание обучения по профессиональному модулю (ПМ)

Наименование разделов профессионального модуля (ПМ), междисциплинарных курсов (МДК) и тем	Содержание учебного материала, лабораторные работы и практические занятия, самостоятельная работа обучающихся, курсовая работа (проект)	Объем часов
Раздел ПМ 01.01 Цифровая схемотехника		
МДК 01.01. Цифровая схемотехника		153
Глава 1. Схемотехнические проблемы построения цифровых узлов и устройств	Содержание учебного материала 1. Содержание учебного материала. Простейшие модели и система параметров логических элементов. Простейшие модели логических элементов. Статические параметры логических элементов. Быстродействие логических элементов. Мощности потребления логических элементов. 2. Типы выходных каскадов цифровых элементов Логический выход. Элементы с тремя состояниями выхода. Выход с открытым коллектором. Выход с открытым эмиттером. 3. Паразитные связи цифровых элементов по цепям питания. Фильтрация питающих напряжений в системах ЦУ. 4. Передача сигналов в цифровых узлах и устройствах. Помехи в сигнальных линиях. Сигнальные линии повышенного качества. Перекрестные помехи. Искажения сигналов в несогласованных линиях. Параллельное согласование волновых сопротивлений. Последовательное согласование волновых сопротивлений. Линии передачи сигналов. 5. Вспомогательные элементы цифровых узлов и устройств. Элементы задержки. Формирование импульсов по длительности. Генераторы импульсов. Элементы индикации. 6. О некоторых типовых ситуациях при построении узлов и устройства стандартных ИС. Режим не используемых входов. Режимы используемых элементов. Наращивание числа входов. Снижение нагрузок на выходах логических элементов.	6

	<p>Самостоятельная работа обучающихся Составление сообщения по одной из тем: Параллельное согласование волновых сопротивлений. Последовательное согласование волновых сопротивлений. Линии передачи сигналов. Вспомогательные элементы цифровых узлов и устройств. Элементы задержки. Формирование импульсов по длительности. Генераторы импульсов.</p>	6
Глава 2. Функциональные узлы комбинационного типа	<p>Содержание учебного материала</p> <ol style="list-style-type: none"> 1. Введение в проблематику проектирование ЦУ комбинационного типа. 2. Двоичные дешифраторы. Схемотехническая реализация дешифраторов. 3. Приоритетные и двоичные шифраторы. Указатели старшей единицы. 4. Мультиплексоры и демультимплексоры. 5. Универсальные логические модули на основе мультиплексоров. Первый способ настройки УЛМ. Второй способ настройки УЛМ. Пирамидальные структуры УЛМ. Компараторы. 6. Схема контроля. Мажоритальные элементы. Контроль по модулю. Схема свёртки. Передач данных с контролем по модулю. Контроль логического преобразования. Контроль с использованием кодов Хемминга. Схема кодера и декодера для кодов Хемминга. 7. Сумматоры. Одноразрядный сумматор. Последовательный сумматор. Параллельный сумматор с последовательным переносом. Параллельный сумматор с параллельным переносом. Сумматоры групповой структуры. 8. Арифметико-логические устройства и блоки ускоренного переноса. Матричные умножители. Множительно-суммирующие блоки. Схема ускоренного умножения. 	6
	<p>Самостоятельная работа обучающихся Составление глоссария. Составление опорного конспекта по теме.</p>	6

<p>Глава 3. Функциональные узлы последовательного типа</p>	<p>Содержание учебного материала</p> <ol style="list-style-type: none"> 1. Триггерные устройства (элементарные автоматы). Классификация. Основные сведения. Классификация триггеров. Времена предустановки и выдержки Способы описания триггеров. 2. Схемотехника триггерных устройств. Аномальные состояние триггеров. Применение триггеров в схемах ввода и синхронизации логических устройств. Ввод логических сигналов от механических ключей. Синхронизаторы одиночных импульсов. Ввод асинхронных данных. 3. Введение в проблематику и методику проектирование автоматов с памятью. Проектирование автоматов Пример проектирования. 4. Синхронизация в цифровых устройствах. Параметры тактовых импульсов. Структура устройств синхронизации. Размножение тактовых импульсов. Коррекция расфазирования синхросигналов. Однофазная синхронизация. Расчетные соотношения для проектирования однофазной системы синхронизации. Двухфазная синхронизация. 5. Регистры и регистровые файлы. Регистровые файлы. Сдвигающие регистры Универсальные регистры. 6. Основные сведения о счетчиках. Двоичные счетчики. 	<p>6</p>
	<p>Лабораторные занятия</p> <p>№1. Ввод асинхронных данных.</p> <p>Введение в проблематику и методику проектирование автоматов с памятью. Проектирование автоматов.</p> <p>№2. Однофазная синхронизация.</p> <p>№3 Расчетные соотношения для проектирования однофазной синхронизации.</p>	<p>10</p>
	<p>Самостоятельная работа обучающихся</p> <p>Теоретическая подготовка к выполнению лабораторных заданий по основным вопросам раздела в рамках практических занятий. Оформление отчета и подготовка к защите.</p>	<p>10</p>

<p>Глава 4. Запоминающие устройства</p>	<p>Содержание учебного материала</p> <ol style="list-style-type: none"> 1. Основные сведения. Системы параметров. 2. Классификация. 3. Основные структуры запоминающих устройств. 4. Флэш-память. Использование программируемых ЗУ для решений задачи обработки информации. Статически запоминающие устройства. Динамические запоминающие устройства – базовая структура. Динамические запоминающие устройства повышенного быстродействия. Регенерация данных в динамических запоминающих устройствах. 	<p>6</p>
	<p>Лабораторные занятия</p> <p>№4. Использование программируемых ЗУ для решений задачи обработки информации.</p>	<p>10</p>
	<p>Самостоятельная работа обучающихся</p> <p>Теоретическая подготовка к выполнению лабораторных заданий по основным вопросам раздела в рамках практических занятий. Оформление отчета и подготовка к защите.</p>	<p>6</p>
<p>Глава 5. Микропроцессорные БИС/СБИС и их применение в микропроцессорных системах</p>	<p>Содержание учебного материала</p> <ol style="list-style-type: none"> 1. Микропроцессорные комплекты БИС/СБИС. Структура и функционирование микропроцессорной системы. 2. Микроконтроллеры. 3. Управление памятью и внешними устройствами. 4. Построение модуля памяти. Модуль памяти. Сигналы управления. Виды обмена. 5. Система прерывания. Система команд МП. 6. Пример выполнения команды. Анализ нагрузочных условий. 7. Согласования временных диаграмм МП и ЗУ. 8. Схемы реализации безусловного программного ввода/вывода. 9. Схемы реализации условного программного ввода/вывода. 	<p>6</p>
	<p>Лабораторные занятия</p> <p>№5. Согласования временных диаграмм МП и ЗУ.</p> <p>№6. Схемы реализации безусловного программного ввода/вывода.</p>	<p>10</p>
	<p>Самостоятельная работа обучающихся</p> <p>Теоретическая подготовка к выполнению лабораторных заданий по основным вопросам раздела в рамках практических занятий. Оформление отчета и подготовка к защите.</p>	<p>9</p>

<p>Глава 6. Интерфейсные БИС/СБИС микропроцессорных комплектов</p>	<p>Содержание учебного материала</p> <ol style="list-style-type: none"> 1. Интерфейсы микропроцессорных систем. Интерфейс (шина) Microbus. 2. Шинные формирователи и буферные 3. регистры. Шинные формирователи Буферные регистры. Параллельные периферийные адаптеры. 4. Программируемые связные адаптеры. 5. Программируемые контроллеры прерываний. Вложенные прерывания с фиксированными приоритетами входов. Прерывания с круговым (циклическим) приоритетом. Каскадное включение контроллеров. 6. Контроллеры прямого доступа к памяти. Структура и функции КППД. 	<p>6</p>
	<p>Самостоятельная работа обучающихся</p> <p>Теоретическая подготовка по основным вопросам раздела. Проработка опорного конспекта по теме.</p>	<p>6</p>
<p>Глава 7. Программируемые логические матрицы, программируемая матричная логика, базовые матричные кристаллы</p>	<p>Содержание учебного материала</p> <ol style="list-style-type: none"> 1. Программируемые логические матрицы и программируемая матричная логика (ПЛИМ и ПМЛ). 2. Программируемые логические матрицы. Схемотехника ПЛИМ. Подготовка задачи к решению с помощью ПЛИМ. Программируемые ПЛИМ. Упрощенные изображения схем ПЛИМ. Воспроизведение скобочных форм переключающих функций. 3. Программируемая матричная логика. 4. Функциональные разновидности ПЛИМ и ПМЛ. Схема программируемых выходов буфером. Схема с двунаправленными выводами. Схема с памятью. 	<p>6</p>
	<p>Лабораторные занятия</p> <p>№7. Программируемая матричная логика. Функциональные разновидности ПЛИМ и ПМЛ.</p>	<p>6</p>
	<p>Самостоятельная работа обучающихся</p> <p>Теоретическая подготовка к выполнению лабораторных заданий по основным вопросам раздела в рамках лабораторных занятий. Оформление отчета и подготовка к защите.</p> <p>Подготовка сообщения по теме.</p>	<p>6</p>

<p>Глава 8. Совершенные и перспективные БИС/СБИС со сложными программируемыми и репрограммируемыми структурами (FPGA, CPLD, FLEX, SOC и др.)</p>	<p>Содержание учебного материала Классификация по конструктивно-технологическому типу программируемых элементов. Программируемые пользователем вентиляционные матрицы(FPGA). Логические блоки и FPGA. Блоки вывода/ввода FPGA. Система межсоединений FPGA. Области применения FPGA и другими СБИС ПЛМ. Построение реконфигурируемых систем. Задачи логической эмуляции. Построение динамически реконфигурируемых систем. Обогащение цифровой элементной базы. Сложно программируемые логические схемы(CPLD) и СБИС программируемой логики, смешанной архитектуры (FLEX и др.). Функциональные блоки CPLD. Система коммуникации CPLD.</p>	6
	<p>Самостоятельная работа обучающихся Теоретическая подготовка по основным вопросам раздела. Проработка опорного конспекта по теме. Составление глоссария.</p>	6
<p>Глава 9. Методика и средства проектирования цифровых устройств</p>	<p>Содержание учебного материала 1. Классификация цифровых ИС с точки зрения методов проектирования. Области применения СпИС различных типов. 2. Пример “ручного” проектирования цифрового устройства с использованием программируемой матричной логики (ПМЛ). Первый этап проектирования. Методика и средства автоматизированного проектирования цифровых устройств. Разделение устройства на операционный блок и блок управления. Этапы проектных процедур. Основные сведения о языке VHDL. Синтаксические конструкции и основные понятия языка. Описания проекта на языке VHDL. Примеры поведения элементов на язык VHDL. Структурный и поведенческий описаний варианта описания проекта. О возможностях и средствах описания типовых узлов цифровой техники. 3. Пример автоматизированного проектирования цифрового устройства с использование языков описания аппаратуры.</p>	6
	<p>Самостоятельная работа обучающихся Теоретическая подготовка по основным вопросам раздела. Проработка опорного конспекта по теме.</p>	6
Раздел ПМ 01.01 Проектирование цифровых устройств		
МДК 01.02. Проектирование цифровых устройств		258
<p>Тема 1.1. Конструирование средств</p>	<p>Содержание</p>	36
	<p>1.Принципы построения цифровых устройств.</p>	

вычислительной техники.	2.Основы микропроцессорной техники.	20
	3.Основные задачи и этапы проектирования цифровых устройств.	
	4.Конструкция узлов на печатных платах.	
	Практическое занятие	
	1.Изучение структур и возможностей КСПИ - программы.	
	2.Изучение конструкции образцов системного блока и периферийных устройств персональных ЭВМ.	
	3.Выполнение требований технического задания на проектирование цифровых устройств.	
	4.Проектирование топологии печатных плат, конструктивно- технические модули первого уровня с применением пакетов прикладных программ.	
	5.Изучение конструкций печатных плат.	
	6.Расчёт помехоустойчивости в конструкциях ЭВТ	
	7.Выполнение сборки и разработки системного блока ПЭВМ семейства IBM.	
	8.Замена платы расширения в системном блоке.	
	9.Выбор монтажного провода или кабеля, исходя из условий поставленной задачи.	
	10.Осуществление разъёмного соединения и разъединения конструктивных модулей ЭВМ.	
11.Расчёт паразитных параметров и волновых сопротивлений соединительных кабелей и проводов.		
12.Компьютерное моделирование схемы электрической структурной.		
13.Проектирование типового элемента замены в системе проектирования печатных плат.		
14.Изучение программы технологической подготовки производства печатной платы.		
	Самостоятельная работа обучающихся Теоретическая подготовка к выполнению практических заданий по основным вопросам раздела в рамках лабораторных занятий. Оформление отчета и подготовка к защите.	35
Тема 1.2. Производство СВТ.	Содержание	36
	1.Состав технологического оборудования, приспособлений и оснастки, применяемых в производстве СВТ.	
	2.Конструкторскую документацию, используемую при проектирование.	
	3.Группы методов изготовления печатных плат, отличающихся по способу формирования рисунка.	

	4.Основные методы регулировки аппаратно-программной системы.	
	5.Определение понятий: надёжность, работоспособность, безотказность, отказ, ремонтпригодность, долговечность аппаратуры.	
	Практическое занятие	
	1.Разработка схемы цифровых устройств на основе интегральных схем.	
	2.Выполнение проектной задачи при проектировании электрических схем.	
	3.Составление схемы электрические принципиальные с помощью графических редакторов пакетов прикладных программ.	
	4.Выполнение требования технического задания на проектирование цифровых устройств.	
	5.Выполнение сборки и разборки аппаратно-программной системы при обслуживании и ремонте.	
	6.Сборка системного блока и внутриблочный монтаж ПЭВМ.	
	7.Сравнительная характеристика технологий изготовления конструктивных модулей на основе печатных плат.	
	8.Контроль правильности выполненных операций.	
	9.Изучение надёжности и средства её повышения.	
	10.Изучение производственного процесса.	
	11.Компьютерное моделирование схемы электрической структурной.	
	12.Сборка системного блока и внутриблочный монтаж ПЭВМ, контроль правильности выполненных операций.	
	13.Сборка и конфигурирование аппаратно-программной системы.	
	Самостоятельная работа обучающихся Теоретическая подготовка к выполнению практических заданий по основным вопросам раздела в рамках лабораторных занятий. Оформление отчета и подготовка к защите.	21
		35
Тема 1.3. Эксплуатация СВТ.	Содержание	36
	1.Состав системного программного обеспечения.	
	2.Особенности применения систем автоматизированного проектирования.	
	3.Осноывы технологических процессов производства.	
	4.Перечень инструментов и расходных материалов, используемых при техническом обслуживании СВТ.	
	5.Средства для контроля и диагностики состояния СВТ.	
	6.Алгоритм проверки полностью нефункционирующей системы.	

	Практическое занятие	
	1.Разработка комплекта конструкторской документации с использованием САПР.	
	2.Выполнение операций настройки, конфигурирования, модернизации аппаратно-программной системы.	
	3.Выявление проблем конфигурирования аппаратно-программного обеспечения.	10
	4.Выполнение требования нормативно-технической документации.	
	5.Сборка аппаратно-программной системы.	
	6.Рассмотрение способов устранения неисправностей СВТ.	
	7.Выявление и удаление вирусов.	
	Самостоятельная работа обучающихся Теоретическая подготовка к выполнению практических заданий по основным вопросам раздела в рамках лабораторных занятий. Оформление отчета и подготовка к защите.	35
	Всего	411

4. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОФЕССИОНАЛЬНОГО МОДУЛЯ

4.1. Требования к минимальному материально-техническому обеспечению

Лаборатория цифровой схемотехники.

Рабочее место преподавателя: стол двухместный, стул мягкий, трибуна, компьютер с колонками; 10 двухместные столы и стулья на 27 посадочных мест, учебная доска, 9 персональных компьютеров со столами, коммутатор 24 портовый, сетевой фильтр, проектор и экран мультимедийные, вешалка-стойка; Рабочее место лаборанта: стол двухместный, стул мягкий, принтер, ксерокс, копир, тумба, обогреватель, компьютер с колонками; шкаф-гардероб, стелаж, 5 металлических шкафов с оборудованием: Детектор СВЧ излучений “ДСВЧИ 031”, Поисковый радиометр “СР-4”, Дифференциальный адаптер проводных линий в речевом диапазоне частот “ДАПЛ 031, Осциллограф универсальный “GDC-840S / 840C”, Анализатор проводных линий “ОТКЛИК-2”, Многоканальный компьютерный комплекс радиоконтроля “Омега”, Программно-аппаратный комплекс для исследования сигналов в проводных линиях “СИРИУС”, генератор г4-78, Плата Secret Net Touch Memory Card PCI 2, Источник питания Соната ИП-1, нановольтметр Унипан и т.д.

Кабинет проектирования цифровых устройств.

Рабочее место преподавателя: стол двухместный, стул мягкий, трибуна, компьютер с колонками; 10 двухместные столы и стулья на 27 посадочных мест, учебная доска, 9 персональных компьютеров со столами, коммутатор 24 портовый, сетевой фильтр, проектор и экран мультимедийные, вешалка-стойка; Рабочее место лаборанта: стол двухместный, стул мягкий, принтер, ксерокс, копир, тумба, обогреватель, компьютер с колонками; шкаф-гардероб, стелаж, 5 металлических шкафов с оборудованием: Детектор СВЧ излучений “ДСВЧИ 031”, Поисковый радиометр “СР-4”, Дифференциальный адаптер проводных линий в речевом диапазоне частот “ДАПЛ 031, Осциллограф универсальный “GDC-840S / 840C”, Анализатор проводных линий “ОТКЛИК-2”, Многоканальный компьютерный комплекс радиоконтроля “Омега”, Программно-аппаратный комплекс для исследования сигналов в проводных линиях “СИРИУС”, генератор г4-78, Плата Secret Net Touch Memory Card PCI 2, Источник питания Соната ИП-1, нановольтметр Унипан и т.д.

4.2. Информационное обеспечение обучения

Перечень рекомендуемых учебных изданий, Интернет-ресурсов, дополнительной литературы

4.2.1. Основные источники:

1. *Миленина, С. А.* Электроника и схемотехника: учебник и практикум для СПО / С. А. Миленина ; под ред. Н. К. Миленина. — 2-е изд., перераб. и доп. — М.: Издательство Юрайт, 2019. — 270 с. — (Серия: Профессиональное образование). — ISBN 978-5-534-06085-0 <https://www.biblio-online.ru/book/elektronika-i-shemotehnika-438024>

2. *Новожилов, О. П.* Электроника и схемотехника в 2 ч. Часть 1: учебник для СПО / О. П. Новожилов. — М.: Издательство Юрайт, 2019. — 382 с. — (Серия: Профессиональное образование). — ISBN 978-5-534-10366-3 <https://www.biblio-online.ru/book/elektronika-i-shemotehnika-v-2-ch-chast-1-442547>

3. *Новожилов, О. П.* Электроника и схемотехника в 2 ч. Часть 2 : учебник для СПО / О. П. Новожилов. — М. : Издательство Юрайт, 2019. — 421 с. — (Серия : Профессиональное образование). — ISBN 978-5-534-10368-7 <https://www.biblio-online.ru/book/elektronika-i-shemotehnika-v-2-ch-chast-2-442548>

4. *Миленина, С. А.* Электротехника, электроника и схемотехника : учебник и практикум для СПО / С. А. Миленина, Н. К. Миленин ; под ред. Н. К. Миленина. — 2-е изд., перераб. и доп. — М. : Издательство Юрайт, 2019. — 406 с. — (Серия : Профессиональное образование). — ISBN 978-5-534-04676-2. — Режим доступа : www.biblio-online.ru/book/elektrotehnika-elektronika-i-shemotehnika-433455.

5. *Коломейцева, М. Б.* Основы импульсной и цифровой техники : учеб. пособие для СПО / М. Б. Коломейцева, В. М. Беседин, Т. В. Ягодкина. — 2-е изд., испр. и доп. — М. :

Издательство Юрайт, 2019. — 124 с. — (Серия : Профессиональное образование). — ISBN 978-5-534-08722-2 <https://www.biblio-online.ru/book/osnovy-impulsnoy-i-cifrovoy-tehniki-441988>

4.2.2. Дополнительная литература:

1. Браммар, Ю.А., Пашук И.Н. Импульсные и цифровые устройств - М.: Высшая школа, 2009.
2. Завозкин, С.Ю., Трофимов, С.Н. Архитектура вычислительных систем и компьютерных сетей [Электронный ресурс] http://unesco.kemsu.ru/study_work/method/ACSCN/book/glava9.html, режим доступа: свободный, 2016.
3. MPSsystems - Микропроцессорные системы - [Электронный ресурс] <http://mpsyste.m.sparod.ru>, Режим доступа: свободный, 2016.
4. Китаев, Ю.В. Цифровые и микропроцессорные устройства / Ю.В. Китаев – Режим доступа: http://cde.ifmo.ru/bk_netra/cgi-bin/ebook.cgi?bn=52014, 2016.
5. Лысенко, И.В. Учебное пособие по МДК 01.02 Проектирование цифровых устройств.- Тольятти, Изд. ГБОУ СПО ТИПК, 2015
6. Лысенко, И.В. Лабораторный практикум по МДК 01.02 Проектирование цифровых устройств.- Тольятти, Изд. ГБОУ СПО ТИПК, 2015.
7. Лысенко, И.В. Методические указания к самостоятельной работе студентов по МДК 01.02 Проектирование цифровых устройств.- Тольятти, Изд. ГБОУ СПО ТИПК, 2015.
4. Калабеков, Б.А. Цифровые устройства и микропроцессорные системы: Учебник для техникумов. – М.: Горячая линия – Телеком, 2010.
8. Введение в цифровую схемотехнику. Курс Интернет-университета информационных технологий — Режим доступа : <http://www.intuit.ru/departments/hardware/digs/> 2016.
9. Мишулин, Ю.Е. Цифровая схемотехника : учеб.пособие / Ю.Е. Мишулин, в.А. Немонтов; Владим. гос. ун-т. – Владимир: Издательство Владим. гос. ун-та, 2013.
10. Мержи, И. Практическое руководство по логическим микросхемам и цифровой схемотехнике / И. Мержи; пер. с англ. Ю. Соколов. – М.: ИТ Пресс, 2012.
11. Платонов, Ю.М., Уткин, Ю. Г. Диагностика, ремонт и профилактика персональных компьютеров. – М.: Горячая линия – Телескоп, 2002. – 312 с.
12. Угрюмов, Е.П. Цифровая схемотехника. – СПб.: БХВ-Петербург, 2014.
13. Шкурко, А.И. Компьютерная схемотехника в примерах и задачах / А.И. Шкурко, Р. О. Процюк, В.И. Корнейчук. – К.: «Корнейчук», 2013.

4.2.3. Интернет-ресурсы:

1. Келим, Ю. М. Вычислительная техника [Электронный ресурс]: учеб. пособие для СПО. - М. : ИЦ "Академия", 2014. - 368с. // NASHOL.COM
2. Фомин, Д.В. Основы компьютерной электроники: уч. пос. - Саратов: Вуз. образование, 2017// NASHOL.COM.
3. www.osp.mesi.ru
4. <http://www.gpss.ru>
5. <http://www.arenasimulation.com>.

4.2.4. При проведении занятий по дисциплине используются следующие программные продукты:

1. ОС Windows (для академических организаций, лицензия Microsoft Imagine (ранее MSDN AA, DreamSpark);
2. Интернет-браузеры: Google Chrome (свободное ПО), Internet Explorer 8 (свободное ПО);
3. Пакет Microsoft Office 2007 (лицензионное ПО), Open Office (свободное ПО);
4. Доступ к электронным изданиям ЭБС ЮРАЙТ (www.biblio-online.ru).
5. Справочно-поисковые системы (КонсультантПлюс и/или Гарант);
6. ВР Win
7. Altium/ DipTrace
8. КОМПАС.

5. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ ПРОФЕССИОНАЛЬНОГО МОДУЛЯ (ВИДА ПРОФЕССИОНАЛЬНОЙ ДЕЯТЕЛЬНОСТИ)

Контроль и оценка результатов освоения учебной дисциплины осуществляется преподавателем в процессе проведения практических работ, тестирования, а также выполнения обучающимися индивидуальных заданий.

Результаты (освоенные профессиональные компетенции)	Основные показатели оценки результата	Формы и методы контроля и оценки
Выполнять требования технического задания на проектирование цифровых устройств.	Проект цифрового устройства. Соответствие проекта требованиям технического задания. Демонстрация умения выполнять требования технического задания.	Лабораторные или практические занятия. Формализованное наблюдение. экзамен.
Разрабатывать схемы цифровых устройств на основе интегральных схем разной степени интеграции.	Соответствие разработанной схемы, полученному заданию. Применение интегральных схем разной степени интеграции при разработке цифровых устройств. Проверка схем.	Лабораторные или практические занятия. Формализованное наблюдение. экзамен.
Использовать средства и методы автоматизированного проектирования при разработке цифровых устройств.	Знание средств и методов автоматизированного проектирования. Проектирование цифровых устройств.	Лабораторные или практические занятия. Формализованное наблюдение. экзамен.
Проводить измерения параметров проектируемых устройств и определять показатели надежности.	Соответствие проекта требованиям технического задания. Определение неисправных блоков в схеме.	Лабораторные или практические занятия. Формализованное наблюдение. экзамен.
Выполнять требования нормативно-технической документации.	Соответствие готового проекта требованиям нормативно - технической документации. Применение нормативно-технической документации для оформления проекта.	Лабораторные или практические занятия. экзамен.
Понимать сущность и социальную значимость своей будущей профессии, проявлять к ней устойчивый интерес.	Приводит примеры, подтверждающие значимость выбранной профессии.	Наблюдение.
Организовывать собственную деятельность, выбирать типовые методы и способы выполнения профессиональных задач, оценивать их эффективность	Выбирает способ решения задачи в соответствии с заданными условиями и имеющимися ресурсами. Оценивает продукт своей деятельность на основе	Практическое задание. Наблюдение.

и качество.	заданных критериев.	
Принимать решения в стандартных и нестандартных ситуациях и нести за них ответственность.	Выбирает способ решения проблемы. Оценивает последствия принятых решений. Анализирует риски и обосновывает достижимость цели.	Практическое задание. Наблюдение.
Осуществлять поиск и использование информации, необходимой для эффективного выполнения профессиональных задач, профессионального и личностного развития.	Самостоятельно находит источник информации по заданному вопросу, пользуясь каталогами и информационно-поисковыми системами Интернета.	Практическое задание. Наблюдение.
Использовать информационно-коммуникационные технологии в профессиональной деятельности	Пользуется пакетами прикладных программ при оформлении документов, создании чертежей.	Практическое задание. Наблюдение.
Работать в коллективе и команде, эффективно общаться с коллегами, руководством, потребителями.	Участствует в групповом обсуждении, высказываясь по заданному вопросу. Отвечает на вопросы, направленные на выяснение фактической информации.	Практическое задание. Наблюдение.
Брать на себя ответственность за работу членов команды (подчиненных), результат выполнения заданий.	Оценивает последствия принятых решений. Анализирует риски и обосновывает достижимость цели. Начинает и заканчивает разговор в соответствии с нормами. Задаёт вопросы, проверяет адекватность понимания идей других. Убеждается, что коллеги поняли предложенную идею.	Практическое задание. Наблюдение.
Самостоятельно определять задачи профессионального и личностного развития, заниматься самообразованием, осознанно планировать повышение квалификации.	Называет трудности, с которыми столкнулся при решении задачи и предлагает пути их преодоления в дальнейшей деятельности. Указывает причины успехов в неудач в деятельности.	Наблюдение.
Ориентироваться в условиях частой смены технологий в профессиональной деятельности.	Отслеживает изменения в области профессиональной деятельности.	Практическое задание. Наблюдение.